PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-039959

(43) Date of publication of application: 06.02.2002

(51)Int.C1.

G01N 21/956 G01B 11/30 H01L 21/66 // G01B 15/00 G01B 15/04

(21)Application number: 2000-231352

(71)Applicant: HITACHI LTD

(22)Date of filing:

26.07.2000

(72)Inventor: NINOMIYA TAKANORI

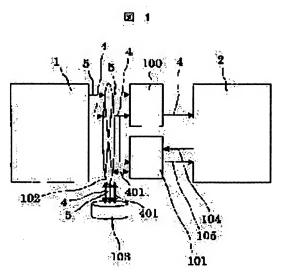
ISOGAI SHIZUSHI **MATSUI SHIGERU KUROSAKI TOSHISHIGE**

(54) METHOD AND SYSTEM FOR INSPECTING DEFECT

(57)Abstract:

PROBLEM TO BE SOLVED: To enable a defect observation work, a defect image collection work and a defect analysis work to be carried out highly efficiently in a short time by detecting defects of substrates such as semiconductor wafers, etc., by an inspecting apparatus and highly accurately positioning defects by an observing apparatus.

SOLUTION: Defects easy to detect by the observing apparatus are selected on the basis of position coordinates and attributes of a plurality of defects detected by the inspecting apparatus. Defects are detected and observed by the observing apparatus with these defects being set as indices. At the same time, a coordinate transformation formula showing a correlation of position coordinates of defects between both apparatuses is generated. Defects are observed by transforming position coordinates of the defects by the observing apparatus.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration] [Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2002-39959 (P2002-39959A)

(43)公開日 平成14年2月6日(2002.2.6)

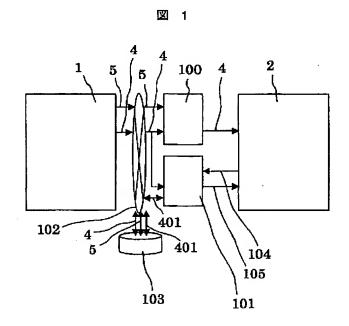
(51) Int.Cl. ⁷		識別記号	FΙ			テーマコード(参考)	
G01N	21/956		G01N 21	1/956	A	A 2F065	
G01B	11/30		G01B 11	1/30	A	A 2F067	
H01L	21/66		H01L 21	1/66		7 2G051	
// G01B	15/00		G01B 15	5/00	I	3 4M106	
	15/04			5/04			
	•		•		請求項の数10	OL (全 14 頁)	
(21)出願番号		特願2000-231352(P2000-231352)	(71)出顧人	00000510	005108		
				株式会社	日立製作所		
(22)出願日		平成12年7月26日(2000.7.26)		東京都千	代田区神田駿河	了台四丁目6番地	
		·	(72)発明者	二宮 隆	典		
				茨城県ひ	たちなか市大学	市毛882番地 株	
				式会社日	立製作所計測器	ピグループ内	
			(72)発明者	磯貝 前	志		
				茨城県ひ	たちなか市大学	市毛882番地 株	
				式会社日	立製作所計測器	ピグループ内	
			(74)代理人	10007509	96		
				弁理士	作田 康夫		
						最終頁に続く	

(54) 【発明の名称】 欠陥検査方法および欠陥検査システム

(57) 【要約】

【課題】半導体ウエーハ等の基板の欠陥を検査装置で検出し、観察装置にて欠陥の位置決めを高精度に行い、高効率化、短時間化での欠陥観察作業,欠陥画像収集作業,欠陥分析作業を可能とする。

【解決手段】検査装置で検出された複数の欠陥の位置座標と属性とに基づいて、観察装置で検出しやすい欠陥を選択し、これらの欠陥を指標として観察装置で欠陥を検出し、観察するとともに、両装置間の欠陥の位置座標の相関関係を表す座標変換式を生成し、観察装置で欠陥の位置座標を変換して欠陥を観察する。



【特許請求の範囲】

【請求項1】試料の複数の欠陥を検出し、所望の欠陥を前記欠陥の中から選択し、前記複数の欠陥の中から観察装置で検出される明るさに基づいて容易に検出可能な指標欠陥を前記欠陥の中から選択する欠陥検査ステップと、

前記観察装置で前記指標欠陥の明るさに基づいて前記指標欠陥を検出し、前記指標欠陥の座標に基づいて、前記所望の欠陥を検出する欠陥観察ステップとを備えたことを特徴とする欠陥検査方法。

【請求項2】検出された欠陥の少なくとも観察可能性情報を含む属性情報と、前記欠陥の位置情報とを含む検査情報データを、記憶媒体または通信手段を介して得るステップと、

前記検査情報データに基づいて、観察可能と判断される 欠陥を前記欠陥の中から検出する第一の画像検出ステッ プと、

前記第一の画像検出ステップにおける検出よりも少なくとも3倍大きな倍率で、前記検査情報データ内の前記欠陥の位置の画像情報を取得し、表示、印刷あるいは記録のうち少なくとも1つを行うステップとを備えたことを特徴とする欠陥検査方法。

【請求項3】検査装置で検出された複数の欠陥の該検査 装置で定義される検査位置座標と属性を決定し記憶装置 へ格納し、

前記属性に基づいて観察装置で検出可能な指標欠陥を前 記欠陥の中から選択し、

該選択された指標欠陥を前記観察装置で検出し該観察装置で定義される観察位置座標を決定し、

前記観察位置座標と前記検査位置座標とから相関関係を算出し前記記憶装置へ格納し、

前記記憶装置に格納された前記指標欠陥の前記観察位置 座標から前記相関関係を用いて変換された位置座標を演 算し、

前記観察装置で該変換された位置座標に基づいて前記指標欠陥を検出することを特徴とする欠陥検査方法。

【請求項4】試料の欠陥を検出する欠陥検査装置で検出された複数の欠陥の中から所望の欠陥を前記欠陥の中から選択し、前記複数の欠陥の中から欠陥を観察する観察装置で検出される明るさに基づいて容易に検出可能な指標欠陥を前記欠陥の中から選択する欠陥選択部と、

前記欠陥検査装置で定義される欠陥の位置座標と、前記 観察装置で定義される該欠陥の位置座標との相関関係を 格納する記憶部と、

前記明るさに基づいて前記観察装置で検出された前記指標欠陥を前記相関関係を用いて座標変換し変換された位置座標を算出する座標対応決定部と、

前記欠陥選択部と前記1億部と前記座標対応決定部との 間の通信を接続する通信手段とを備えたことを特徴とす る欠陥検査システム。 【請求項5】検出された欠陥の少なくとも観察可能性情報を含む属性情報と前記欠陥の位置情報とを含む検査情報データを記憶する記憶装置と、

前記検査情報データに基づいて観察可能と判断される欠陥を前記欠陥の中から検出し、該検出よりも少なくとも3倍大きな倍率で、前記検査情報データ内の前記欠陥の位置の画像情報を取得し、表示、印刷あるいは記録のうち少なくとも1つを行う観察装置とを備えたことを特徴とする欠陥検査システム。

【請求項6】検査装置で検出された複数の欠陥の該検査 装置で定義される検査位置座標と属性を格納する記憶装 置と、

前記属性に基づいて観察装置で検出可能な指標欠陥を前 記欠陥の中から選択し、該選択された指標欠陥を前記観 察装置で検出する場合に用いられる該観察装置で定義さ れる観察位置座標を決定し、該観察位置座標と前記検査 位置座標とから相関関係を算出する演算装置とを備え、 前記記憶装置は、さらに、前記相関関係を格納し、

前記演算装置は、さらに、前記観察装置が前記指標欠陥 を検出する場合に用いられる位置座標を、前記観察位置 座標から前記相関関係を用いて算出することを特徴とす る欠陥検査システム。

【請求項7】試料における検出された欠陥の座標と、該 欠陥を観察する観察装置によってその欠陥が検出可能か 否かを示す属性とを備えた検査情報データを格納するこ とを特徴とする記憶媒体。

【請求項8】試料における検出された欠陥の座標と、該 欠陥を観察する観察装置によってその欠陥が検出可能か 否かを示す属性とを備えた検査情報データを前記観察装 置へ送信することを特徴とする通信手段。

【請求項9】検査装置の識別番号と、観察装置の識別番号と、検査装置による欠陥の位置座標と観察装置による 該欠陥の観察位置の位置座標との関係に関する情報と を、組として格納することを特徴とする記憶媒体。

【請求項10】検査装置の識別番号と、観察装置の識別番号と、検査装置による欠陥の位置座標と観察装置による該欠陥の観察位置の位置座標との関係に関する情報とを、組として通信することを特徴とする通信手段。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、半導体ウエーハや 半導体デバイスの製造に用いられるマスク等の基板に存 在する欠陥の検査に係る欠陥検査方法および欠陥検査シ ステムに関する。

[0002]

【従来の技術】半導体ウエーハやマスク等の基板に存在する欠陥は検査装置等で検出され、その欠陥の詳細を観察したり、あるいは、その観察画像を収集したり、欠陥を分析するには観察装置が用いられる。このような欠陥検査システムにおいては、検査装置で検出された欠陥が

基板のどこにあるかを観察装置で迅速に位置決めできる ことが求められている。

【0003】従来、基板の欠陥を観察する方法としては、予め基板全体あるいはその一部分を検査し、欠陥の有無を確認し、発見された欠陥の位置を基板上の座標として記憶し、次にこの記憶された座標を観察装置に通信手段あるいは記憶媒体を介して入力し、この座標をもとに観察装置の観察視野の中に欠陥が入るように位置合わせして観察するものが知られている。

【0004】この場合、検査する装置と観察する装置とが同一の基板保持機構および基板移動機構を兼用するものであって、検査から観察に移行する際、基板を基板保持機構に保持したままである場合には、観察装置に対する位置合わせは単に指定された位置座標へ観察視野を移動するだけで十分であり、観察視野の中に欠陥が入るようにすることは容易である。

【0005】しかしながら、高いスループットを要求される検査装置と高い観察解像度を要求される観察装置とは別々の装置であることが多く、観察装置における上記のような容易な位置合わせは困難である。このため、何らかの手段を用いて、検査装置と観察装置に対する基板の座標系の共有化が必要になる。例えば、基板上の予め定められた複数の点の位置を検査装置と観察装置とで検知し、これをもとにそれぞれの装置固有の座標系を補正し、基板上の座標系を共有にする処理が行われている。

【0006】その具体的な方法として、例えば、位置決めの基準となる、基板の外周に設けられた複数点を、機械的に基板保持機構により拘束する方法や、基板上に予め存在する予め定められたパターンの画像を検出し、このパターンの位置をもとに座標系を補正する方法などが知られている。

【0007】このような、検査装置や観察装置を含む複数の装置間で、共通の座標系を用いる方法の一例が、特開平3-156947号公報に記載されている。

【0008】上述した従来技術の機械的に基板を拘束する方法では、機械的な位置再現性、すなわち寸法精度に問題があり、例えば、マイクロメートルのレベルでの高精度な位置合わせは困難である。

【0009】また、上述した検出されたパターン位置をもとに座標系を補正する方法では、例えばパターン形成前の基板には適用できないことはもちろんであるが、さらに、例えば、検査装置が光学式であり観察装置が電子線式である場合など、パターンの検出方法が異なって検出精度が異なる場合には、同一のパターンを共通に検出できない場合があり、この方法が適用できない。

【0010】例えば、透明酸化膜で覆われているような場合で、酸化膜下のパターンを光学式検査装置の位置合わせに用いるような場合、これを電子線式の観察装置で検知することは困難である。

【0011】検査装置と観察装置の検出方法が異なる場

合の異物等の検出方法の一例が、特開平11-1678 93号公報に記載されている。これは異物の基板上の座標値と、ステージ上の座標値との両方を用いて、検査装置と観察装置の装置間の座標の共有化をはかり、検査装置で検出された異物を観察装置で見つけ易くしたものである。さらに、検出された異物を大きさ等の特徴によって自動的に選別して、座標の共有化のための補正式の信頼度を高めるものである。

【0012】しかしながら、検査装置と観察装置の検出方式が同様のものを用いている場合であっても、例えば、検査した基板に対していくつかの処理工程を施した後、検査時に検出されていた欠陥がどのような形態に変化したかを観察しようとした場合には、パターンが処理工程の成膜下になって、同一のパターンを検出できない。

[0013]

【発明が解決しようとする課題】このように、従来、パターン形成前の基板を検査し、観察する場合や、検査装置と観察装置とで同一のパターンを検知できないような場合において、検査装置で検出された欠陥を高い精度で観察装置の観察視野に入れることは困難であった。そして、この対策として、例えば、観察装置の観察倍率を低倍にして欠陥を探したり、高い倍率のままでオペレータが試行錯誤で欠陥を探索するなどがなされていたが、このような作業には多くの手間と時間を要するという問題があった。

【0014】また、従来、検査方法と観察方法とで、使用する光学条件が異なるような場合において、検査装置で検出された欠陥候補が、必ずしも観察装置では容易に観察できず、観察条件を変えたり、欠陥があるあたりを探索するなどして、無駄な時間を費やすという問題があった。

【0015】本発明は、検査装置で検出された欠陥を観察装置で観察や観察画像の収集や欠陥分析を行う場合、 検出された欠陥を高い精度で位置合わせし、一度により 高い倍率での画像検出を可能にすることによって、欠陥 観察作業、欠陥画像収集作業、欠陥分析作業の高効率 化、短時間化を図ることを目的とする。

【0016】また、本発明は、検査方法と観察方法が異なる場合において、観察方法で検出不可能な欠陥候補を検査結果より排除して、短時間に効率よい欠陥の観察を可能にすることを目的とするものである。

[0017]

【課題を解決するための手段】本発明の実施態様によれば、検査装置によって抽出された複数の欠陥の基板上の座標系における位置座標に加え、欠陥の属性、例えば寸法や種類,散乱光量,明るさの局所的な変化,輪郭形状などの情報を出力する。

【0018】つぎに、検査装置からの欠陥の位置座標と 属性とに基づき、観察装置によって容易に検出可能と判 定される欠陥を複数選択し、その位置座標をもとに観察 装置で画像検出を行って欠陥を発見し、この画像内の欠 陥の位置に基づき、観察装置側で定義される基板座標系 での欠陥の位置座標を算出する。本来であれば、基板座 標系は基板に固定されたものであるから、検査装置側で 定義される基板座標系で表現された検査装置からの欠陥 位置座標と、観察装置側で定義される基板座標系での欠 陥の位置座標は、完全に一致するはずである。

【0019】しかしながら、前述したように、例えば、基板外周などの機械的な位置合わせ機構によって高精度が望めない概略位置合わせが行われているので、観察装置側で定義される基板座標系と検査装置で定義される基板座標系とは、この時点では異なっているのが通例である。

【0020】そこで、検査装置で選択された欠陥に対して、観察装置側で定義される基板座標系での欠陥位置座標と、検査装置から入力された検査装置側で定義される基板座標系での欠陥位置座標とに基づき、検査装置で定義される基板座標系から観察装置で定義される基板座標系への座標変換を導き出す。

【0021】この座標変換に基づき、検査装置からの欠陥位置座標を観察装置で定義される基板座標系に変換し、以降、欠陥の観察などは、この変換された位置座標に基づき行う。

【0022】また、この座標変換の情報を、検査装置と 観察装置の組を単位としてデータベースに記憶、格納 し、次の機会に観察する際には、まずこの座標変換の情 報を用いて位置合わせを行い、上記した方法によって新 たな座標変換が導き出された場合には、上記した座標変 換の情報を更新する。

【0023】本発明では、実際に基板上に存在し、また、観察装置で共通かつ容易に検出可能な欠陥を選択して基板位置合わせの基準に用いるので、基板上に位置合わせ用のパターンがない場合や、あっても検査装置と観察装置で共通に使い得ない場合においても、観察装置で欠陥位置に高精度に位置合わせ可能になる。

【0024】また、本発明では、欠陥位置座標と属性に基づき観察装置によって容易に検出可能と判定される欠陥のみを観察することにより、効率的な欠陥観察が可能になる。

【0025】さらに、検査装置と観察装置の座標変換情報をデータベースに記憶して用い、また更新することにより、常により正確な位置決めによる欠陥観察が可能になる。

[0026]

【発明の実施の形態】本発明の第一の実施例を図1から図7を用いて説明する。図1は、欠陥検査システムの構成を示す概念図である。

【0027】本実施例において、検査対象はエッチングによるパターン形成を行う前の半導体ウエーハであり、

レーザ光の散乱光の検出を用いた光学式検査装置である 検査装置1を用いて表面の欠陥を検査し、その欠陥の観 察を、走査型電子顕微鏡である観察装置2で行うもので ある。本実施例では欠陥の例として異物を対象としてい るが、回路パターンのショートや欠損などのパターン欠 陥も、同様の考え方で検査、観察が可能である。

【0028】図1に示した検査装置1の内部の主要部の構成を示す側面図を、図2に示す。また、図3は、検査対象である半導体ウエーハ3が検査装置1に設置された状態の一例を示す平面図、図4は、同じく検査対象である半導体ウエーハ3が検査装置1に設置された状態の一例を示す平面図である。

【0029】図2において、検査装置は、レーザ9よりレーザ光を斜め方向より照射し、その散乱光10を上方(あるいは斜方)より検出器11で検出する。ステージ12a,ステージ12bを移動させることで、半導体ウエーハ3の全面にわたって複数の異物を検出することができる。検出器11での検出光量を2値化器14で2値化し、所定閾値13を超えたものが異物とみなされ、欠陥として抽出される。

【0030】座標系xyでのこの欠陥の位置座標4を、ステージ制御器15からのステージ制御情報18に基づいて、異物欠陥判定器16から出力する。さらにその際、属性判定器17により、散乱光量を欠陥の属性5として合わせて出力する。

【0031】この場合、半導体ウエーハ3に固定された 座標系 x y は、図3に示すように、半導体ウエーハ3の 切り欠き部であるノッチ6、あるいは、図4に示すよう に、直線部のオリエントフラット、すなわちオリフラ7を使って、ステージ12b上のウエーハホルダ等に設けられた位置決めピン8a,位置決めピン8b,位置決めピン8cなどで機械的に決定することができる。また、 欠陥の属性5の具体例としては、寸法,種類,散乱光の量等がある。

【0032】つぎに、このようにして得られた欠陥の位置座標4および属性5を用いて、欠陥の検査に引き続いて行われる欠陥の観察時の欠陥の位置合わせを行う。図6および図7は、検査方法の手順を示すフローチャートである。

【0033】図6のステップ601において、図1において検査装置1で複数の欠陥の位置座標4と属性5が抽出あるいは決定され、一旦、エリアネットワーク、イントラネット、インターネットなどの通信手段102を介して、データベース103に格納される。データベース103に格納された欠陥の位置座標4と属性5は、必要なときに通信手段102を介して読み出される。なお、必ずしも通信手段102を介する必要はなく、磁気ディスクや光ディスク等の記憶媒体を用いて情報の授受を行ってもよい。

【0034】つぎに、ステップ602で、上記欠陥の中

から、欠陥の属性 5 を利用して観察装置 2 で検出可能な 欠陥を選択する。例えば、レーザ散乱光量と欠陥である 異物の大きさとの間に一定の相関関係があることを利用 して、これらの異物が観察装置 2 で検出可能な一定基準 内の大きさ、例えば、1マイクロメートル以上 3 マイク ロメートル以下に相当する散乱光量の異物を、図1に示す欠陥選択部100により選び出す。つぎに、ステップ 603で、選び出された欠陥を観察装置 2 によって検出 し、それらの位置座標104を算出する。つぎに、ステップ604で、座標対応決定部101により、観察装置 2 で検出された欠陥の位置座標104と検査装置1による欠陥の位置座標4とから、欠陥の観察における座標系 の相関関係の情報401を算出する。

【0035】この相関関係の情報401は、ステップ605で、検査装置1と観察装置2のそれぞれの識別番号(または記号)の組とともに、通信手段102に送られ、データベース103に格納される。この相関関係の情報401は、基板等の試料の観察を実施する度に、上記と同様の工程を経て算出され、データベース103に格納される相関関係の情報401が更新される。

【0036】なお、相関関係の情報401を格納するデータベース103は、通信手段102を介さずに座標対応決定部101に直接接続されていても良い。また、上記した欠陥の観察において、既にデータベース103に座標系の相関関係の情報401が格納されている場合には、これを用いて、検査装置1からの欠陥の位置座標4を補正し、観察の際に用いても良い。

【0037】このようにして、容易に検出可能なものと想定される欠陥の属性5を用いて選び出しが行われるが、これは検査装置1で行っても良い。また、検査装置1から出力された欠陥の属性5を用いて、別の装置で行っても良い。さらには、欠陥の属性5を観察装置2に取り込み、観察装置2で行っても良い。

【0038】つぎに、データベース103に格納された 相関関係の情報401を用いて、観察装置2で所望の欠 陥を検出する手法を説明する。

【0039】図7において、ステップ701では、図6のステップ601でデータベース103に格納された検査装置1で検出された複数の欠陥のうち、観察装置2で検出可能な選択された欠陥の位置座標4と属性5とを、座標対応決定部101は通信手段102を介して受信する。つぎに、ステップ702で、座標対応決定部101は該欠陥の位置座標4とデータベース103に格納された相関関係の情報401とから変換された位置座標105を算出し、観察装置2へ送信する。観察装置2はステップ703で、上記欠陥の変換された位置座標105に基づいて、該欠陥を検出する。そして、ステップ704で、この検出された欠陥を指標として、観察装置2で詳細に観察したい所望の欠陥を検出し、観察する。

【0040】以上の欠陥選択部100と座標対応決定部

101における処理は、本実施例では、ソフトウエアシステムで実施する形態としている。

【0041】図1中の観察装置2として走査型電子顕微鏡を用いた場合の例を、つぎに説明する。図5は、観察装置2である走査型電子顕微鏡の構成を一部横断面を用いて表した側面図である。

【0042】電子源20より発せられた電子線を偏向器21でxy方向に偏向し、収束レンズ22で収束させた電子線で、半導体ウエーハ3を走査したときに発せられる2次電子を、シンチレータ23と光電子増倍管24とからなる検出器で電気信号に変換する。この電気信号を同期器25によって電子線の偏向と同期させた表示器26に出力することによって、2次元電子線像を得る。2次元電子線像の倍率は、電子線の偏向幅を変化させることによって容易に変えることができる。

【0043】ステージ制御器28は、図1中の欠陥選択部100から送られた欠陥の位置座標4と、座標対応決定部101から送られた変換された位置座標105と、ステージ27a,ステージ27bの位置を制御するステージ制御情報19とを、欠陥位置決定部29へ送る。

【0044】欠陥位置決定部29は、同期器25からの電子線の位置の情報と、ステージ制御器28からの情報とから、欠陥の位置座標104を算出し、図1中の座標対応決定部101へ送る。

【0045】また、シンチレータ23と光電子増倍管24とからなる検出器で検出された電気信号を、AD変換器(図示せず)でデジタル変換し、イントラネットまたはインターネットなどの通信手段200を用いてデータベース201に、欠陥の位置座標などと関連づけて記憶させることによって、画像情報の保存と再利用が可能である。

【0046】ここで、データベース201は観察装置外に置かれ、通信手段200を用いて情報が伝達されるものを例示したが、観察装置2の内部に設けてもよい。また、データベース201を用いずに、メモリなどの記憶媒体に記憶させても良い。

【0047】観察装置2における半導体ウエーハ3の位置決めについては、検査装置1と同様に、図3ないし図4に示した位置決めピンなどの機械的な方法による位置決め、あるいは、これに加えて、位置決め用のマークを観察して検査対象物の座標系を決定する方法による位置決めが考えられる。本実施例においては、パターン形成前の半導体ウエーハを検査対象としているので、位置決め用のマークは形成されていず、したがって位置決めピンなどの機械的な方法による位置決めを用いている。

【0048】ここで決定された座標系は、検査対象に固有の座標系であって、本来、検査装置1によって決定される座標系と同一になるように算出される。しかしながら、観察装置2における位置決めの方法(この場合位置決めピンの位置など)は、必ずしも検査装置1と同一で

はない場合が多いし、座標系を決定する際の誤差が、検査装置1と観察装置2の双方に存在するので、観察装置2が決定した座標系と、検査装置1における座標系とは完全には一致しない。従って、検査装置1の出力である欠陥の位置座標4をそのまま用いて、観察装置2である走査型電子顕微鏡のステージ27a,ステージ27bを移動させて観察視野を移動しその画像を検出しようとしても、観察視野の中心に欠陥が発見できない場合が多い。

【0049】そこで、図1に示した欠陥選択部100によって選択された欠陥に限定した欠陥画像の検出をまず行う。欠陥選択部100によって選択された欠陥は、上記したように、観察装置2における検出が容易であることを基準として選ばれた、例えば、1マイクロメートル以上の大きさの複数の欠陥であるので、確実に視野に入る程度の低い倍率、たとえば、5000倍以下においても容易にその存在を確認することができる。また、選択される欠陥の大きさの上限を規定しているので、観察視野をはみ出すこともない。この場合、検出画像から欠陥位置を自動的に知る方法としては、単に検出画像の明るさが周辺に比べて明るいかあるいは暗いかによって、欠陥の位置を知ることができる。

【0050】以上のような方法をとっても選択された欠陥が観察装置2で検出されないような場合は、選択から除外する。または、データベース103に検査装置1と観察装置2の座標系の関係が予め格納されている場合

は、これによって座標変換を行って、再度欠陥を検出し ても良い。

【0052】例えば、検査装置1における座標系x y と観察装置2における座標系x y との間の変換式を数1とし、最小2乗近似法を用いるとすると、数2で定義される e^2 を、 a_{11} , a_{12} , a_{21} , a_{22} , x_0 , y_0 でそれぞれ偏微分し、=0とおいて解くことによって、2組の3元1次方程式、数3, 数4から、各係数 a_{11} , a_{12} , a_{21} , a_{22} , x_0 , y_0 を求めることができる。【0053】

【数1】

$$x' = a_{11}x + a_{12}y + x_0$$
$$y' = a_{21}x + a_{22}y + y_0$$

【0054】

$$\varepsilon^{2} = \sum_{i} \left[\left\{ x_{i}' - (a_{11}x_{i} + a_{12}y_{i} + x_{0}) \right\}^{2} + \left\{ y_{i}' - (a_{21}x_{i} + a_{22}y_{i} + y_{0}) \right\}^{2} \right]$$

【0055】 【数3】

$$\begin{pmatrix}
\sum_{i} x_{i}^{2} & \sum_{i} x_{i} y_{i} & \sum_{i} x_{i} \\
\sum_{i} x_{i} y_{i} & \sum_{i} y_{i}^{2} & \sum_{i} y_{i} \\
\sum_{i} x_{i} & \sum_{i} y_{i} & \sum_{i} 1
\end{pmatrix}
\begin{pmatrix}
a_{11} \\
a_{12} \\
x_{0}
\end{pmatrix} = \begin{pmatrix}
\sum_{i} x_{i}' x_{i} \\
\sum_{i} x_{i}' y_{i} \\
\sum_{i} x_{i}'
\end{pmatrix}$$

【0056】 【数4】

$$\begin{pmatrix}
\sum_{i} x_{i}^{2} & \sum_{i} x_{i} y_{i} & \sum_{i} x_{i} \\
\sum_{i} x_{i} y_{i} & \sum_{i} y_{i}^{2} & \sum_{i} y_{i} \\
\sum_{i} x_{i} & \sum_{i} y_{i} & \sum_{i} 1
\end{pmatrix}
\begin{pmatrix}
a_{21} \\
a_{22} \\
y_{0}
\end{pmatrix} = \begin{pmatrix}
\sum_{i} y_{i}' x_{i} \\
\sum_{i} y_{i}' y_{i} \\
\sum_{i} y_{i}'
\end{pmatrix}$$

【0057】この場合、更に欠陥を絞り込み、検査対象物全面に一様に分布するように欠陥を選択して、観察装置2での検出を行うことによって、変換式の精度、および画像検出、計算時間の短縮が可能である。

【0058】さて、このようにして求めた変換式を用い

て、図1に示すように、検査装置1より出力された全欠陥の位置座標4を観察装置2の座標系に変換し、この変換された位置座標105を用いて、以降この座標位置に図5に示したステージ27a,ステージ27bによって半導体ウエーハ3を位置合わせし、倍率を、例えば、2万倍以上に上げて画像検出する事によって、全検出欠陥を詳細に観察し、あるいはその詳細観察画像を記録することができる。

【0059】本実施例によれば、パターン形成前の半導体ウエーハであっても、異物や欠陥などを、短時間で詳細に観察することができる。

【0060】このような、欠陥検査方法または欠陥検査システムを用いて、半導体ウエーハの欠陥の観察をすることにより、半導体デバイスの製造プロセスにおける欠陥発生の原因を早期に発見することができ、歩留りの良好な半導体デバイスを得ることができる。

【0061】つぎに、本発明の第二の実施例を、図8ないし図9を用いて説明する。図8は、図1と同じく欠陥検査システムの構成を示す概念図、図9は、光学式検査装置の内部の主要部の構成を示す側面図である。

【0062】本実施例においても検査対象は半導体ウエ

ーハであるが、エッチングによるパターンが形成された、あるいはレジストパターンなどが形成されたパターン付きウエーハである。

【0063】図8に示す欠陥検査システムは、明視野照明による画像検出および画像比較を用いた光学式検査装置301を用いて、半導体ウエーハに形成されたパターンのショート、欠損などの欠陥やパターンの表面の異物を検査し、その欠陥の観察を、観察装置2である走査型電子顕微鏡で行うものである。

【0064】図9において、光学式検査装置301によって半導体ウエーハ3が検査され、検出された欠陥の位置座標4が、検査対象基板である半導体ウエーハ3に固定された座標系xyに従った座標によって出力される。また、欠陥の位置座標4と共に検出された欠陥の属性5も合わせて出力される。この場合、半導体ウエーハ3に固定された座標系xyは、本発明の第一の実施例で述べた図3あるいは図4に示されるものと同様に、半導体ウエーハ3のノッチ6あるいは、オリフラ7を使って位置決めピンなどで機械的に決定された後、半導体ウエーハ3に予め定められた位置および形状で形成された位置決め用マークを観察して正確に決定される。

【0065】光学式検査装置301では、図9に示すように、照明光源302からの照明光を上方よりレンズ304aを用いて半導体ウエーハ3上に照射し、反射光をレンズ304bを介して上方の画像センサ303で検出する。ステージ312a、ステージ312bを動作させることによって、半導体ウエーハ3の全面にわたって画像を検出する。

【0066】パターン付きの半導体ウエーハ3には、パターンを露光するときの露光単位、あるいはその整数分の1を単位とした繰り返しパターンがある。この繰り返しパターンは、ダイ毎、あるいはダイ内でのメモリセル毎にある。検査では、これらの繰り返し間隔に対応する遅延量をメモリ305を用いて生成し、これを参照画像として検出された画像とを比較器306で比較し、その差が、2値化器314で一定閾値313以上と判定された場合を欠陥として検出する。そして、その座標系xyでの欠陥の位置座標4を、ステージ制御器315からのステージの位置情報および画像上の欠陥の位置に対応付けて、欠陥判定器316から出力する。さらに、属性判定器317により欠陥の属性5を合わせて出力する。

【0067】検出された欠陥について、その属性を出力する方法としては、例えば、欠陥の大きさをその属性の一つとして出力する方法がある。上記した光学式検査装置301では、画像検出の際、画素と呼ばれる検出単位の明るさの集合として画像検出を行うので、例えば、画像比較によって不一致として検出される欠陥も、画素を単位として表現される。したがって、画素の数によって面積を表現することができ、また、縦方向、横方向、あるいは長手方向の画素数によってその寸法、大きさを表

現することができる。したがって、大きさを欠陥の属性として用いたとき、例えば0.7 マイクロメートル以上2マイクロメートル以下というように、ある一定範囲の寸法を基準とし、この範囲に含まれる欠陥の位置を観察装置で画像検出して見つける場合、明るさと数を画素単位で見るので、低い倍率であっても確実にその欠陥を発見することができる。

【0068】また、大きさ以外の他の属性としては、例えば、検出された欠陥部分の明るさの局所的な変化を用いることもできる。すなわち、例えば検出欠陥領域内の2×2画素の各部分における最大値と最小値との差について総和をとり、それを欠陥の大きさ(すなわち画素数)で割って正規化することによって、その欠陥のいわゆる「ざらざら度」を判定できる。また、他の属性としては、検出欠陥の輪郭の長さの2乗を面積で割ることによって、その大小から輪郭形状のいわゆる「ギザギザ度」を判定できる。これら「ざらざら度」,「ギザギザ度」が大きい欠陥は、検査対象物の表面に露出した欠陥であることが多いため、これら「ざらざら度」,「ギザギザ度」を利用すると、検査対象の内部の欠陥か表面に露出した欠陥かを判定することができる。

【0069】特に本実施例においては、観察装置2に走査型電子顕微鏡を用いているので、表面に露出している 欠陥でなければ観察できない可能性が高く、これらの属性は有効である。この属性を用いて光学式検査装置30 1からの欠陥情報をふるいにかけ、走査型電子顕微鏡によって観察可能な欠陥のみを抽出して観察することにより、観察時間の短縮を図ることができる。

【0070】つぎに、図8において、このようにして得られた欠陥の位置座標4およびその属性5を用いて、欠陥の検査に引き続いて行われる欠陥の観察における欠陥の位置合わせを精度良く行う。この場合、欠陥の位置座標4とその属性5は、記憶媒体あるいはイントラネット又はインターネットなどの通信手段を用いて、欠陥選択部100,座標対応決定部101に送られる。もちろん、通信手段にデータベースを設けて、これを介したデータ授受を行っても良い。

【0071】まず、欠陥選択部100により、上記した一定基準内の大きさであり、かつ「ざらざら度」と「ギザギザ度」が一定基準を越えるものを、欠陥の観察において、容易に検出可能なものと想定して選び出す。これを観察装置2における欠陥の観察においてまず検出し、座標対応決定部101により、観察装置2で決定された欠陥の位置座標104と検査装置301による欠陥の位置座標4から、欠陥の観察における座標系の相関関係を決定する。

【0072】このようにして、容易に検出可能なものと 想定される欠陥の属性を用いた選び出しができるが、これを第一の実施例と同様に、光学式検査装置301で行っても良いし、光学式検査装置301から出力された属 性を用いて別の装置で行っても良い。さらには、属性を 観察装置2に取り込み、観察装置2で行っても良い。本 実施例では、図6に示す欠陥選択部100と座標対応決 定部101に設けられたソフトウエアシステムで以上の 処理を実行している。

【0073】本実施例において、観察装置2として用いる走査型電子顕微鏡は、図5にその一例を示したように、第一の実施例と同様の構成および動作のものである。

【0074】観察装置2においても、光学式検査装置301と同様に、半導体ウエーハの位置決めピンなどの機械的な方法による位置決め、あるいはこれに加えて位置決め用のマークなどを観察して、検査対象物の座標系を決定する。本実施例においては、パターン形成後の半導体ウエーハを検査対象としているので、位置決め用マークを半導体ウエーハに形成しておき、検査対象物の座標系を決定するのに用いることができる。

【0075】このとき、光学式検査装置301で用いたのと同一の位置決めマークを用いて座標系を決定できる場合は問題がない。しかし、このマークが酸化膜絶縁層などの下にあり、電子線での検出が困難な場合には、最上層にあって検出容易な他の位置決め用マークを用いることになる。従って、この場合には、第一の実施例と同様に座標系を決定する際の誤差が、光学式検査装置301における上、と観察装置2の双方にわたって存在するので、観察装置2が決定した座標系と、光学式検査装置301における座標系とは完全には一致しない。このため、光学式検査装置301の出力である欠陥の位置座標4をそのまま用いて、観察装置2である走査型電子顕微鏡のステージ27a、ステージ27bを移動させて観察視野を移動し、その画像を検出しようとしても、観察視野の中心に欠陥が発見できない場合が多い。

【0076】そこで、前記した方法を用いて欠陥選択部 100によって選択された欠陥に限定した欠陥画像の検 出をまず行う。前記したように、選択された欠陥は、た とえば0.7 マイクロメートル以上の大きさの欠陥であ り、観察装置2における画像検出容易性を基準として選 ばれているので、確実に視野に入る程度の低い倍率、た とえば、1万倍以下においても容易にその存在を確認す ることができる。また、選択される欠陥の大きさの上限 を規定しているので、観察視野をはみ出すこともない。 【0077】この場合、検出画像から欠陥位置を自動的 に知る方法としては、光学式検査装置301と同様に、 パターンの繰り返し性を用いて画像比較を行ったり、単 に、検出画像の明るさが周辺に比べて明るいかあるいは 暗いかによって、欠陥の位置を知る方法が適用できる。 【0078】以上のような方法をとっても選択された欠 陥が観察装置で検出されないような場合は、選択から除

外する。観察装置2における欠陥の位置座標104は、

第一の実施例の場合と同様に算出される。

【0079】このようにして、光学式検査装置301によって検出された欠陥のうち、観察装置2でまず検出すべき欠陥として選択されたものについて、光学式検査装置301が決定した検査対象物の座標系xyにおける欠陥座標4(x,y)と、観察装置2が決定した検査対象物の座標系x'y'における欠陥座標104(x',y')の対が得られる。

【0080】これらN組の対をなす座標群(x_i, y_i)(x'_i, y'_i)($i=1, 2, \cdots, N$)を用いた、光学式検査装置 301の座標系xyから観察装置 2の座標系x'y'への変換式の導き方は、第一の実施例と同様である。

【0081】さて、このようにして求めた変換式を用いて、光学式検査装置301より出力された全欠陥の位置座標4を観察装置2の座標系に変換し、この変換された位置座標105を用いて、以降この座標位置にステージ27a、ステージ27bによって半導体ウエーハ3を位置合わせし、倍率を例えば3万倍以上に上げて画像検出する事によって、全検出欠陥を詳細に観察し、あるいはその詳細観察画像を記録することができる。

【0082】本実施例によれば、パターン形成後の半導体ウエーハに対して、その欠陥や異物などを、短時間で詳細に観察することができる。

【0083】このような、欠陥検査方法または欠陥検査システムを用いて、半導体ウエーハの欠陥の観察をすることにより、半導体デバイスの製造プロセスにおける欠陥発生の原因を早期に発見することができ、歩留りの良好な半導体デバイスを得ることができる。

【0084】図10は、図2に示した検査装置1や図9に示した光学式検査装置301に接続されたモニタ、図5に示した観察装置2の表示器26に表示される画面表示の一例を示す画面図である。

【0085】画面801には、検査装置1で検出された複数の欠陥が表示され、カーソル802で指定された欠陥803の位置座標、属性が指定欠陥表示領域805に表示される。欠陥803に近接した欠陥804は欠陥803よりその大きさが小さく、観察装置2で検出することが困難であるが、欠陥803ならば検出することが可能な場合が多い。そこで、欠陥804に近接した欠陥803の属性、本例では寸法が大きいことを利用して、観察装置2ではこの欠陥803をまず検出する。欠陥803が検出できれば、今見つけたい欠陥804は欠陥803に近接しているので、検出が容易である。

【0086】つぎに、本発明による実施例のその他の変形例について示す。

【0087】検査装置1の例としては、半導体ウエーハなどを対象とし、その光学像を検出し、パターンの繰り返し性を利用して、繰り返しパターン同士を画像比較し、その不一致を欠陥として出力する、例えば特開昭59-192943号公報に示されるものなどの、欠陥の

位置座標を出力する事ができるものであれば、いかなる公知の方法あるいは装置を用いても良い。もちろん、被検査対象としては、半導体ウエーハに限らず半導体用マスク、プリント板、セラミック基板など、パターンが形成されているもの、あるいはこれらパターン形成前のものなど、いかなるものでも良く、これらに対して多くの検査方法および装置が公知の技術として知られている。例えば、特開昭59-157505号公報、特開昭59-232344号公報、特開平2-71377号公報、特開平2-100393号公報、特開昭55-149829号公報、特開平4-216904号公報などに記載されたものがある。本発明では、検出された欠陥の位置座標が出力されるものであれば、これらいずれの検査装置であっても良い。

【0088】また、検出された欠陥について、前述した「大きさ」、「ざらざら度」、「ギザギザ度」のほか、観察装置の特性を加味して容易に観察されると想定される欠陥の属性を用いればよい。明るさの局所的な変化である「ざらざら度」、輪郭形状である「ギザギザ度」が一定規準を越えた欠陥は、前述したように検査対象物表面に露出した欠陥である可能性が高いので、検査を光学的に、そして観察を電子線やイオン線で行うような場合、共通に検出可能である可能性が高い。したがって、これらの欠陥のみを観察するようにすることにより、無駄な観察時間を排除することができる。

【0089】このほかの属性を検出する公知の例としては、特開平4-27850号公報に示されるような方法が知られている。

【0090】また、欠陥の検出に引き続いて行われる欠陥の観察方法としては、光学的画像検出を行うもの、前述した電子線で検出を行うもの、イオン線で検出を行うもの、その他放射線で検出を行うものなど、対象とする欠陥を観察するのに好適な公知の画像検出方法、装置のいずれを用いても良い。光学系の検出波長、電子線、イオン線の加速電圧など、検出条件も、観察に最適なものを選択可能である。

【0091】全欠陥の観察においては、順次観察する欠陥の座標の差を△X、△Yとした場合、各座標差△Xの △Yのうち大きい方を総和した量が最小になるように、観察の順序を決めることによって、最小時間での観察が可能になる。この最適解を求めることは容易ではないが、「計算幾何学」の手法を用いて、例えばペンプロッタのペン移動量を最小にする方法と同様の手法を用いて、その近似解を得ることができる。このような手法の例は、伊理正夫監修「計算幾何学と地理情報処理」1986年共立出版、110ページから121ページに記載されている。

【0092】本実施例においては、実際に基板上に存在し、また、観察装置で共通かつ容易に検出可能な欠陥を 選択して基板位置合わせの基準に用いるので、基板上に 位置合わせ用のパターンがない場合やあっても検査装置 と観察装置で共通に使い得ない場合においても、観察装 置で欠陥位置に高精度に位置合わせ可能になる。

【0093】これにより、上記したような場合において、検査装置で検出された欠陥を観察装置で観察や観察画像の収集や欠陥分析を行う場合、検出された欠陥を高い精度で位置合わせすることによって、一気により高い倍率での画像検出を可能にすることによって、欠陥観察作業、欠陥画像収集作業、欠陥分析作業の高効率化、短時間化を図ることができるという効果がある。

【0094】また、検査装置で検出された欠陥を観察装置で観察や観察画像の収集や欠陥分析を行う場合、欠陥の属性を用いてこれら装置で検出可能な欠陥のみを事前に抽出するので、同様に欠陥観察作業、欠陥画像収集作業、欠陥分析作業の高効率化、短時間化を図ることができるという効果がある。

【0095】この結果、パターン形成前の半導体ウエーハの異物や結晶欠陥の観察や分析、酸化膜上の欠陥や異物の観察や分析、複数工程を経たウエーハにおける欠陥の観察や分析などの作業を短時間に実現することが可能であり、また、これらの画像の収集の自動化が可能になる。

[付記]

[請求項3-1]請求項3の記載において、前記指標欠陥は、前記複数の欠陥の属性と予め定められた基準値とに基づいて選択されることを特徴とする欠陥検査方法。

[請求項3-2]請求項3の記載において、前記検査装置と前記観察装置の少なくともいずれかは複数であり、前記相関関係は、欠陥毎にこれら複数の装置で定義される複数の位置座標から算出されることを特徴とする欠陥検査方法。

[請求項3-3]請求項3の記載において、前記属性は、前記複数の欠陥の少なくとも寸法,種類,散乱光量,明るさの局所的な変化,輪郭形状のうちのひとつであることを特徴とする欠陥検査方法。

[請求項5-1]請求項5の記載において、前記検査情報データは記憶媒体に格納されて前記観察装置に提供されることを特徴とする欠陥検査システム。

[請求項5-2]請求項5の記載において、前記検査情報データは通信手段を介して前記観察装置に提供されることを特徴とする欠陥検査システム。

[請求項6-1] 請求項6の記載において、前記相関関係は、少なくとも3組の位置座標を用い、最小2乗近似を用いて算出されることを特徴とする欠陥検査システム。

[請求項6-2]請求項6の記載において、前記指標欠陥は、前記複数の欠陥の属性と予め定められた基準値とに基づいて選択されることを特徴とする欠陥検査システム。

[請求項6-3]請求項6の記載において、前記検査装

置と前記観察装置の少なくともいずれかは複数であり、 前記相関関係は、欠陥毎にこれら複数の装置で定義され る複数の位置座標から算出されることを特徴とする欠陥 検査システム。

[請求項6-4] 請求項6の記載において、前記属性は、前記複数の欠陥の少なくとも寸法、種類、散乱光量、明るさの局所的な変化、輪郭形状のうちのひとつであることを特徴とする欠陥検査システム。

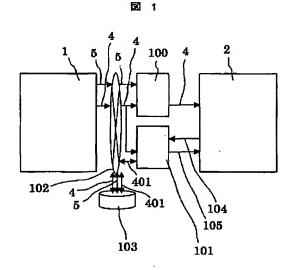
[0096]

【発明の効果】上述したように、本発明によれば、検査装置で検出された欠陥を観察装置で観察や観察画像の収集や欠陥分析を行う場合、検出された欠陥を高い精度で位置合わせすることによって、一度により高い倍率での画像検出を可能にし、欠陥観察作業,欠陥分析作業の高効率化,短時間化を図ることができる。

【0097】また、本発明によれば、検査方法と観察方法が異なる場合において、観察方法では検出不可能な欠陥候補を検査結果より排除して、短時間に効率よく欠陥を観察する方法を提供することができる。

【図面の簡単な説明】

【図1】



- 【図1】 欠陥検査システムの構成を示す概念図。
- 【図2】検査装置の内部の主要部の構成を示す側面図。
- 【図3】半導体ウエーハが検査装置に設置された状態の 一例を示す平面図。
- 【図4】半導体ウエーハが検査装置に設置された状態の 一例を示す平面図。
- 【図5】走査型電子顕微鏡の構成を一部横断面を用いて 表した側面図。
- 【図6】検査方法の手順を示すフローチャート。
- 【図7】検査方法の手順を示すフローチャート。
- 【図8】 欠陥検査システムの構成を示す概念図。
- 【図9】光学式検査装置の内部の主要部の構成を示す側面図。

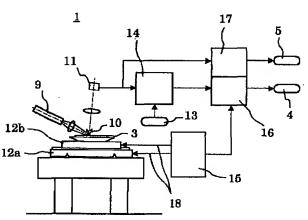
【図10】画面表示の一例を示す画面図。

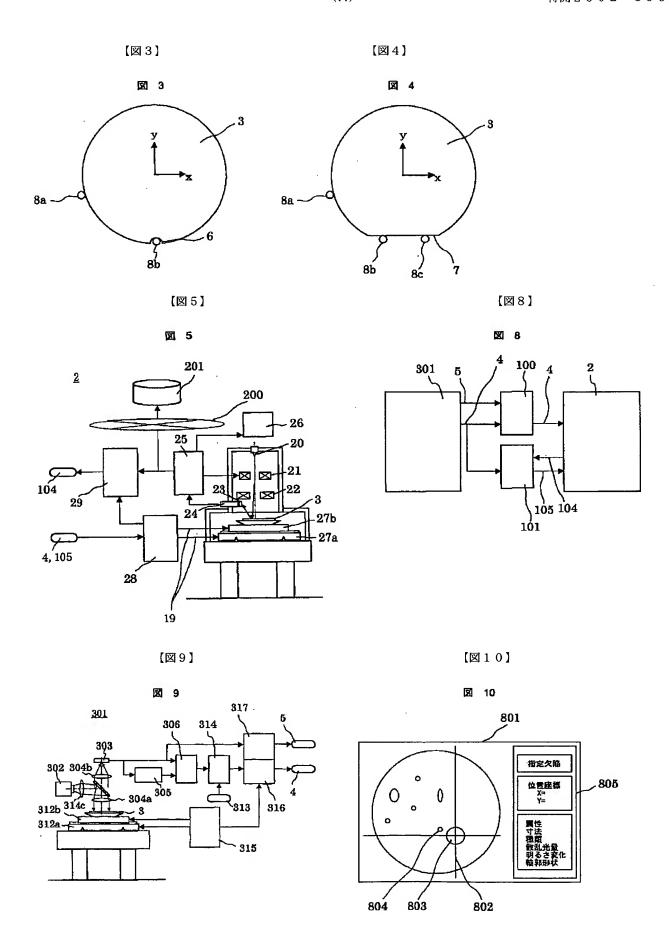
【符号の説明】

1…検査装置、2…観察装置、3…半導体ウエーハ、4 …位置座標、5…属性、100…欠陥選択部、101… 座標対応決定部、102…通信手段、103…データベース、104…位置座標、105…変換された位置座標、200…通信手段、201…データベース、301…光学式検査装置。

【図2】

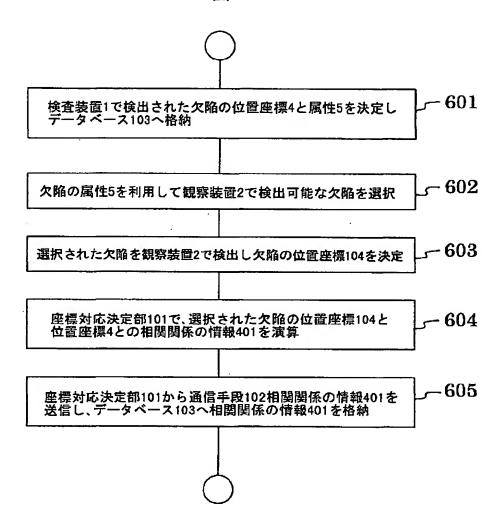
XI 2



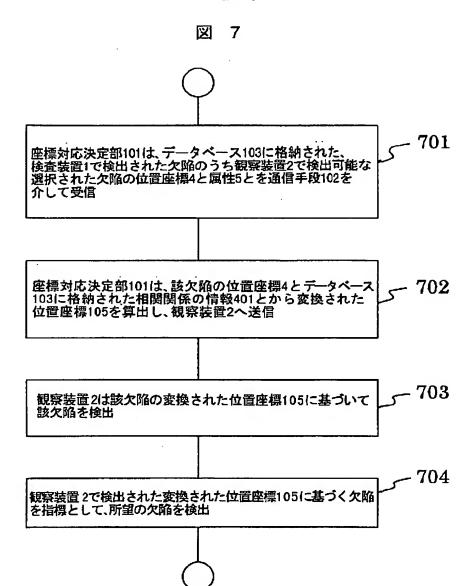


【図6】

図 6



【図7】



フロントページの続き

(72)発明者 松井 繁

茨城県ひたちなか市大字市毛882番地 株

式会社日立製作所計測器グループ内

(72)発明者 黒崎 利栄

茨城県ひたちなか市大字市毛882番地 株 式会社日立製作所計測器グループ内 Fターム(参考) 2F065 AA49 BB27 CC19 DD06 FF26

FF44 GG04 HH12 JJ15 MM03

QQ00 QQ13 QQ18 QQ23 QQ25

QQ27 SS06 SS13

2F067 AA54 BB01 BB04 CC16 CC17

HH06 JJ05 KK04 LL00 LL14

LL17 QQ02 RR12 RR24 RR30

RR33 RR44 SS02

2G051 AA51 AA56 AB01 AB07 AC02

BA10 CB05 DA07 EA12 EA14

EB01 EC01 EC06

4M106 AA01 BA05 CA42 CA43 CA50

DB08 DB18 DB21 DH03 DH32

DH50 DJ04 DJ11 DJ20 DJ21

DJ23